

METHOD OF MANUFACTURING SEMICONDUCTOR DEVICE, SEALING MEMBER USED FOR METHOD, AND FEEDER OF SEALING MEMBER

Publication number: JP2004288725

Publication date: 2004-10-14

Inventor: SHIMIZU KIYOSHI

Applicant: CITIZEN WATCH CO LTD

Classification:

- International: H01L21/304; H01L21/60; H01L21/02; (IPC1-7):
H01L21/304; H01L21/60

- european:

Application number: JP20030076227 20030319

Priority number(s): JP20030076227 20030319

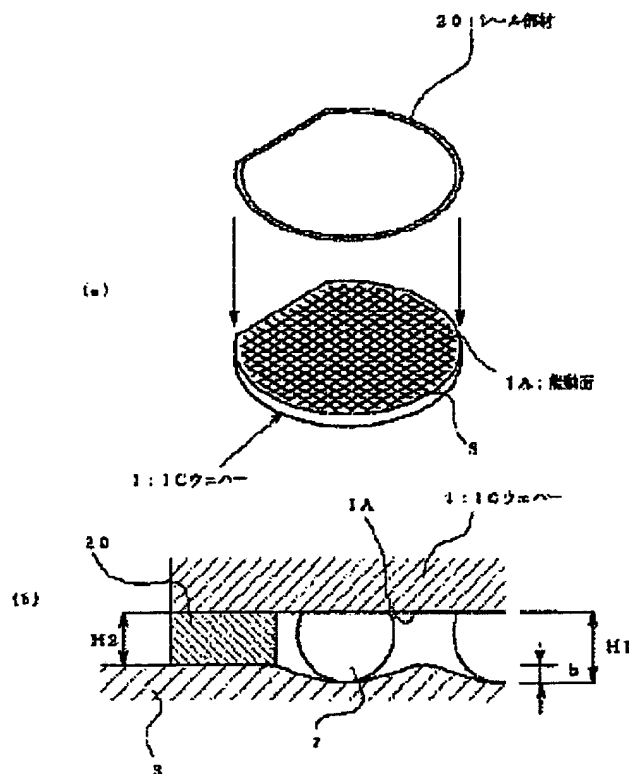
Report a data error here

Abstract of JP2004288725

PROBLEM TO BE SOLVED: To provide a semiconductor device manufacturing method capable of reducing the wall thickness of an IC wafer to a certain value or below by grinding the nonactive surface of the IC wafer in a back grinding process.

SOLUTION: The method of manufacturing a semiconductor device comprises a semiconductor element forming process of forming a plurality of pad electrodes at prescribed positions on the active surface 1A of the IC wafer, a bump forming process of forming bumps 7 on the pad electrodes, and a back grinding process of reducing the thickness of the IC wafer 1 to a prescribed value by grinding the nonactive surface of the IC wafer. In the bump forming process, the bumps 7 are formed on the IC wafer 1 except on its peripheral part, and a support member forming process of forming or pasting a support member 20 on the above peripheral part is provided between the bump forming process and the back grinding process. In the back grinding process, the nonactive surface of the IC wafer 1 is subjected to grinding while the peripheral part of the IC wafer 1 is supported by the supporting member 20.

COPYRIGHT: (C)2005,JPO&NCIP



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-288725

(P2004-288725A)

(43) 公開日 平成16年10月14日(2004.10.14)

(51) Int. Cl.⁷

H01L 21/304

H01L 21/60

F I

H01L 21/304 622 J

H01L 21/304 631

H01L 21/92 603 B

H01L 21/92 604 Z

テーマコード (参考)

審査請求 未請求 請求項の数 9 O L (全 10 頁)

(21) 出願番号 特願2003-76227 (P2003-76227)

(22) 出願日 平成15年3月19日 (2003.3.19)

(71) 出願人 000001960

シチズン時計株式会社

東京都西東京市田無町六丁目1番12号

(74) 代理人 100086759

弁理士 渡辺 喜平

(72) 発明者 清水 潔

東京都西東京市田無町六丁目1番12号

シチズン時計株式会社内

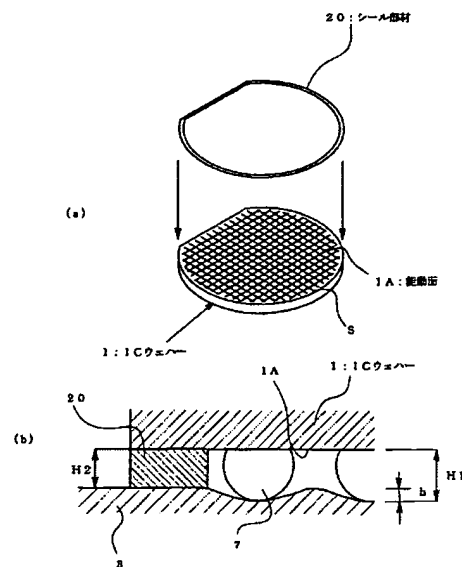
(54) 【発明の名称】 半導体装置の製造方法、この製造方法に用いるシール部材及びこのシール部材の供給装置

(57) 【要約】 (修正有)

【課題】バックグラインド工程でICウェハの非能動面を、ICウェハの肉厚が一定以下になるまで研削できる半導体装置の製造方法を提供する。

【解決手段】ICウェハの能動面1A上の所定位置に複数個のパッド電極を形成する半導体素子形成工程と、前記パッド上にバンパ7を形成するバンパ形成工程と、ICウェハの非能動面を研削して、ICウェハ1を所定の厚みにするバックグラインド工程とを有する半導体装置の製造方法において、バンパ形成工程では、ICウェハ1の周縁部分を残してバンパ7を形成し、バンパ形成工程とバックグラインド工程との間に、前記周縁部分に支持部材20を形成又は貼付する支持部材形成工程を設け、バックグラインド工程では、支持部材20でICウェハ1の周縁部分を支持させた状態で非能動面の研削を行うようにした。

【選択図】 図2



【特許請求の範囲】

【請求項1】

ＩＣウェハの能動面上の所定位置に複数のパッド電極を形成する半導体素子形成工程と、前記パッド上にバンパを形成するバンパ形成工程と、前記ＩＣウェハの非能動面を、前記ＩＣウェハを所定の厚みまで研削するバックグランド工程とを有する半導体装置の製造方法において、

前記バンパ形成工程では、前記ＩＣウェハの周縁部分を残してバンパを形成し、
前記バンパ形成工程と前記バックグランド工程との間に、前記周縁部分に支持部材を形成又は貼付する支持部材形成工程を設け、
前記バックグランド工程では、前記支持部材で前記ＩＣウェハの周縁部分を支持させた状態で前記非能動面の研削を行うこと、
を特徴とする半導体装置の製造方法。

【請求項2】

前記バンパ形成工程の前に、前記能動面にフラックスを塗布するフラックス塗布工程を設け、前記バンパ形成工程と前記支持部材形成工程との間に、前記フラックスを洗浄するフラックス洗浄工程を設けたことを特徴とする請求項１に記載の半導体装置の製造方法。

【請求項3】

前記支持部材を前記ＩＣウェハから除去する支持部材除去工程を、前記バックグランド工程で前記ＩＣウェハを固定するために前記能動面に貼り付けるバックグランド用テープの剥離工程に設けたことを特徴とする請求項１又は２に記載の半導体装置の製造方法。

【請求項4】

前記支持部材が、前記バンパの高さと実質的に同一の高さ又は前記バンパの高さよりも僅かに小さい高さを有することを特徴とする請求項１～３のいずれかに記載の半導体装置の製造方法。

【請求項5】

前記支持部材が、前記周縁部分に沿って貼り付けられる環状のシール部材であることを特徴とする請求項１～４のいずれかに記載の半導体装置の製造方法。

【請求項6】

請求項５に記載の半導体装置の製造方法に用いられるシール部材であって、
前記シール部材が、前記ＩＣウェハの外形形状と実質的に同一形状の環状の部材から形成され、かつ、前記ＩＣウェハの能動面を、前記能動面に貼着したバックグランド用テープとの間で密封することができる材質から形成されていること、
を特徴とするシール部材。

【請求項7】

少なくとも一方の面に、前記ＩＣウェハの周縁部分に前記シール部材を貼着するための粘着層を設けたことを特徴とする請求項６に記載のシール部材。

【請求項8】

請求項６又は７に記載の半導体装置の製造方法に用いられ、前記シール部材を保持して前記ＩＣウェハに供給するシール部材の供給装置であって、
前記シール部材を吸着する吸着手段を備え、この吸着手段で前記シール部材を吸着・保持して前記ＩＣウェハ上に搬送し、前記シール部材を前記ＩＣウェハに受け渡すこと、
を特徴とするシール部材の供給装置。

【請求項9】

前記ＩＣウェハの能動面に接触する前記シール部材の一面に粘着材が塗布されている場合において、
少なくとも前記シール部材を前記ＩＣウェハに受け渡す際に、前記吸着手段による前記シール部材の吸着力を、前記粘着材による前記ＩＣウェハへの貼着力よりも弱くして、前記シール部材の前記一面が前記ＩＣウェハの能動面に貼り着けられることで、前記供給装置から前記ＩＣウェハに前記シール部材が受け渡されること、

を特徴とする請求項8に記載のシール部材の供給装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、小型、薄型を要求される半導体装置の製造方法にかかり、特に、バックグライ
ンド工程で非能動面を研削して、ICウェハーを薄型に加工する半導体装置の製造方法、
この方法に使用されるシール部材及びシール部材の供給装置に関するものである。

【0002】

【従来の技術】

近年、半導体パッケージの小型化、高密度化に伴い、ベア・チップを直接フェイスダウン
で基板上に実装するフリップチップボンディングが開発されている。また、カメラ一体型
VTRや携帯電話機等の登場により、ベア・チップと略同じ寸法の小型パッケージ、いわ
ゆるCSP（チップサイズ／スケール・パッケージ）を載せた携帯機器が相次いで登場し
てきている。近年では、CSPの開発が急速に進んでいて、半導体装置の小型、薄型化の
要求がますます高まってきている。

【0003】

上記したCSPの製造においては、ICウェハーのパッド電極面に半田バンプを形成する
ことが行われているが、ICウェハーのパッド電極面に半田バンプを形成する方法として
は、スタッドバンプ方式、ボールバンプ方式及びメッキバンプ方式等が知られている。こ
の中で、パッド電極を設けた位置にレジストで窓を形成し、半田浴槽中に浸漬してメッキ
によって半田バンプを形成するメッキバンプ方式は、パッド電極間の狭い配列でバンプを
形成することが可能で、ICチップの小型化に有利であり、このメッキバンプ方式をベー
スとした半導体装置の製造方法が種々提案されている（例えば、本願出願人による特許文
献1参照）。

【0004】

【特許文献1】

特開2000-31185号公報（明細書の発明の実施の形態の欄及び図面の図1、図2
参照）

【0005】

図5は、上記の特許文献1に記載されたメッキバンプ法による半導体装置の製造方法を概
略的に説明するフロー図及びその主要工程におけるICウェハーの状態を示す図である。

(a) は半導体素子形成工程で、所定の厚み、例えば、 $625\mu\text{m}$ の厚みを有するICウ
ェハーの能動面1Aの所定位置に、複数のパッド電極を形成する。

(b) は、ICウェハー1の能動面1Aのパッド電極上に、半田層2を形成する工程で、
ICウェハー1のパッド電極の位置に、メッキバンプ方式により半田層2を形成する。

(c) は、フラックス塗布工程で、半田層2を被覆するようにスピナー法によってフラ
ックスを能動面1Aに一様に塗布する。

【0006】

(d) は、半田バンプ形成工程で、フラックス6で被覆された半田層2を所定の温度でリ
フローすることにより、半田がボール状に丸められてパッド電極上に半田バンプ7が形成
される。

(e) は、バックグランド用テープ貼着工程で、ICウェハー1の能動面1Aに、両面
粘着テープ（以下、バックグランド用テープと記載する）3の一方の面を貼着する。こ
のバックグランド用テープ3は、ICウェハー1の非能動面1Bと平行に紫外線を照射
することにより硬化させて剥離が可能になるものである。

【0007】

(f) は、バックグランド工程で、バックグランド用テープ3の他方の面を図示しな
いグラインダ装置の研削テーブルに貼着し、研削砥石4でICウェハー1の非能動面1B
を、ICウェハー1の厚みが所定の厚みになるまで、例えば、 $400\mu\text{m}$ 程度の厚みにな
るまで、研削する。

(g)は、バックグランド用テープ剥離工程で、バックグランド用テープ3に紫外線を照射してバックグランド用テープ3をICウェハー1から剥離する。

(h)は、フラックス洗浄工程で、ICウェハー1の能動面1Bのフラックスを除去する。上記した(a)～(h)の工程を経て、次の検査工程(i)に送られる。以上により、半導体装置の製造工程は終了する。

【0008】

上記の方法によれば、バックグランド工程(f)において、半田バンプ形成工程(d)で塗布したフラックス6がICウェハー1の能動面1Aを保護しているため、研削中に発生したシリコン(Si)のカスがICウェハー1の能動面1Aに付着することがなく、かつ、フラックス洗浄の際に前記カスを容易に除去することができるという利点がある。また、半田層2を丸める半田バンプ形成工程(d)がバックグランド工程(f)の前に設けられているため、ICウェハー1を研削した際に微細なマイクロクラックが発生したとしても、クラックが進行することがなく、ICウェハー1の割れ不良の発生を抑制できるという利点もある。

【0009】

ところで、近年では、さらに薄肉の半導体装置が求められている。しかしながら、上記従来の方法によっても、裏面研削後のICウェハー1の厚みが一定以下(例えば、6インチウェハーで200 μ m～250 μ m以下)になると、ICウェハー1の剛性が、バックグランド工程における研削による負荷に抗することができなくなり、研削を行う際にICウェハー1に割れが生じるという問題がある。また、上記の特許文献1に記載の技術では、フラックス6によってICウェハー1の能動面が保護されているが、ICウェハー1が一定以下の薄肉になると、研削した際に生じたマイクロクラックが、フラックス洗浄の際に進行して、割れを生じさせるという問題がある。

【0010】

【発明が解決しようとする課題】

本発明は、上記の問題点にかんがみてなされたもので、バックグランド工程でICウェハーの非能動面を研削する場合に、ICウェハーの肉厚を一定以下になるまで研削しても、ICウェハーに割れを生じさせることない半導体装置の製造方法、この方法に用いるシール部材及びシール部材の供給装置の提供を目的とする。

【0011】

【課題を解決するための手段】

上記課題を解決するために、本発明の発明者は、バックグランド工程でICウェハーの非能動面の研削を行った場合、自由端であるICウェハーの周縁部分に割れやクラック(マイクロクラック)が発生しやすいことに着目した。そして、ICウェハーの周縁部分を支持部材で支持させた状態で研削を行うことで、割れやクラックが発生しにくくなり、ICウェハーの肉厚が前記一定以下になるまで研削を行くことが可能になることを見出した。

【0012】

具体的に、本発明は、ICウェハーの能動面上の所定位置に複数のパッド電極を形成する半導体素子形成工程と、前記パッド上にバンプを形成するバンプ形成工程と、前記ICウェハーの非能動面を、前記ICウェハーを所定の厚みまで研削するバックグランド工程とを有する半導体装置の製造方法において、前記ICウェハーの周縁部分を残して、前記バンプ形成工程でバンプを形成し、前記バンプ形成工程の後、前記バックグランド工程の前に、前記周縁部分に支持部材を形成又は貼付する工程を設け、前記支持部材で前記ICウェハーの周縁部分を支持させた状態で、前記非能動面の研削を行う方法としてある。

【0013】

本発明においては、支持部材が能動面を外部から隔離しているため、バックグランド工程で研削カスなどが能動面に付着するということがない。そのため、本発明においては、前記バンプ形成工程の前に、前記能動面にフラックスを塗布するフラックス塗布工程を設け、前記バンプ形成工程と前記支持部材形成工程との間に、前記フラックスを洗浄するフ

ラックス洗浄工程を設けることができる。したがって、フラックス洗浄時の負荷によって、薄肉に研削されたICウェハーに割れが生じるという不都合を防止することができる。なお、前記支持部材を前記ICウェハーから除去する支持部材除去工程は、前記バックグラインド工程で前記ICウェハーを固定するために前記能動面に貼り付けるバックグラインド用テープの剥離工程に設けてもよい。

【0014】

前記支持部材の肉厚は、前記バンプの高さと実質的に同一としてもよいが、前記バンプの高さよりも僅かに小さいものとするのが好ましい。

このようにすることで、バンプを十分にバックグラインド用テープ等に貼着させて、ICウェハーをしっかりと固定した状態で、非能動面の研削を行うことができる。

前記した支持部材としては、前記周縁部分に沿って貼り付けられる環状のシール部材とすることができる。このような環状のシール部材は、例えば、所定の肉厚及び所定の材質の樹脂フィルムから切り出すことで、形成することができる。

【0015】

上記のシール部材は、請求項5に記載の半導体装置の製造方法に用いられるシール部材であって、前記シール部材が、前記ICウェハーの外形形状と実質的に同一形状の環状の部材から形成され、かつ、前記ICウェハーの能動面を、前記能動面に貼着したバックグラインド用テープとの間で密封することができる材質から形成することができる。また、少なくとも一方の面に、前記ICウェハーの周縁部分に前記シール部材を貼着するための粘着層を設けてもよい。

【0016】

上記のシール部材は、前記シール部材を保持することのできる供給装置を用いてICウェハーに供給することができる。

この供給装置としては、例えば前記シール部材を吸着する吸着手段を備え、この吸着手段で前記シール部材を保持させるものを用いることができる。

また、前記ICウェハーの能動面に接触する前記シール部材の一面に粘着材が塗布されている場合には、前記粘着材による前記ICウェハーへの貼着力よりも前記吸着手段による前記シール部材の吸着力を弱くして、前記シール部材の前記一面が前記ICウェハーの能動面に貼り着けられることで、前記供給装置から前記ICウェハーに前記シール部材が受け渡されるようにすることができる。

【0017】

【発明の実施の形態】

以下、本発明の好適な実施形態を、図面を参照しながら詳細に説明する。

まず、図1及び図2を参照しながら、本発明の半導体装置の製造方法における一実施形態及び支持部材としてのシール部材の一実施形態について説明する。

【半導体装置の製造方法及びシール部材の説明】

図1は、本発明の半導体装置の製造方法の一実施形態にかかり、その工程を説明するフロー図及びその主要工程におけるICウェハーの状態を示す図である。

【0018】

(a)は半導体素子形成工程で、従来と同様に、所定の厚み、例えば、 $625\mu\text{m}$ の厚みを有するICウェハー上の所定位置に複数個のパッド電極を形成する。なお、このとき、ICウェハーの周縁部分には、全周にわたってパッド電極を形成せず、後述するシール部材を貼り付けるためのスペースを予め確保しておく。

【0019】

(b)は、パッド上に半田層2を形成する工程である。この工程では、従来と同様に、ICウェハー1の能動面1Aのパッド電極を形成した位置に、メッキバンプ方式により半田層2を形成する。(a)で説明したように、パッド電極はICウェハー1の周縁部分を全周にわたって残して形成されているので、半田層2を形成しても、ICウェハー1の能動面1Aの周縁部分には所定幅のスペースSが確保されることになる。

(c)は、フラックス塗布工程で、半田層を被覆するようにスピナー法にてフラックス

を一樣に塗布する。

(d)は、半田バンプ形成工程で、フラックス6で被覆された半田層2を所定の温度でリフローすることにより、半田がボール状に丸められてパッド電極上に半田バンプ7が形成される。

【0020】

(e)は、フラックス洗浄工程で、IC能動面のフラックス6を除去する。

このように、フラックスの洗浄を非能動面の研削の前に行うようにすることで、フラックス洗浄時の負荷によるICウェハー1の割れの発生を未然に防止することができる。

【0021】

(f)は、支持部材であるシール部材の貼り付け工程で、樹脂フィルムから形成されたシール部材20を、ICウェハー1の能動面1Aの周縁部分(スペースSの部分)に貼り付ける。

図2は、この実施形態のシール部材の詳細を説明する図で、図2(a)は、シール部材の全体形状を説明する斜視図、図2(b)は、シール部材の肉厚を説明する部分断面拡大図である。

【0022】

図2(a)に示すように、シール部材20は、ICウェハー1の外形と実質的に同一形状に形成され、周縁部分Sを全周にわたってシールすることができるよう、環状に形成されている。

このシール部材20は、樹脂フィルム、例えば、BGAダイシングテープとして使用されている市販のポリエステルフィルム(例えば、株式会社東レ製

商品名 ELEPHOLDE NBD-2170K)から形成することができる。シート状の前記樹脂フィルムから、所定形状のシール部材20を切り出して形成してもよいし、金型を用いて、プレス成形又は射出成形により、所定形状のシール部材20を形成するようにしてもよい。

また、ICウェハー1の能動面1Aに接触するシール部材20の一面には、粘着材を塗布した粘着層を設け、ICウェハー1の能動面1Aの周縁部分Sにシール部材が貼着されるようにするのが好ましい。

【0023】

シール部材20の肉厚は、バンプ7の高さと実質的に同じとしてもよいが、ICウェハー1の能動面1Aを後述するバックグランド用テープに貼り付けたときに、バンプ7の一部がバックグランド用テープ3に食い込んで、ICウェハー1がしっかりとバックグランド用テープ3に固定されるように、バンプ7の高さよりも若干薄いものとするのが好ましい。これを、図2(b)を参照しながら説明すると、能動面1Aからバンプ7の頂部までの高さをH1、バックグランド用テープ3に貼り付けたときのバンプ7の食い込み量をhとした場合に、シール部材20の肉厚が、 $H2 = H1 - h$ 程度になるように形成するとよい。

本発明は、高さ $H1 = 25 \sim 300 \mu m$ 程度の大きさのバンプ7を有する半導体装置の製造に適用が可能であるが、前記の高さ寸法に対して、80%~90%程度を目安として、シール部材20の肉厚H2を決定するとよい。

【0024】

シール部材の貼り付け工程(f)の後の(g)は、バックグランド用テープ貼着工程で、ICウェハー1の能動面1Aに、両面に粘着材が塗布されたバックグランド用テープ3の一方の面を貼着する。このバックグランド用テープ3は、従来と同様に、ICウェハー1の非能動面1Bと平行に紫外線を照射することにより硬化して、剥離が可能になるものである。

【0025】

(h)は、バックグランド工程で、バックグランド用テープ3の他方の面を図示しないグラインダ装置の研削テーブルに貼着し、研削砥石4でICウェハー1の非能動面1Bを所定の厚みになるまで研削する。

このとき、バックグランド用テープ3に貼り付けたシール部材20が、ICウェハー1の周縁部分に作用する研削時の垂直方向の負荷をバックグランド用テープ3に伝達して逃すので、前記周縁部分にはほとんど垂直方向の負荷が作用しない。そのため、マイクロクラックや割れ等の発生が効果的に抑制される。

【0026】

さらに、このシール部材20は、バンパ7が形成された能動面1Aを外部と隔離して密封状態にしているので、研削時にICウェハー1に供給される研削液が能動面1A側に浸入するのを防ぎ、研削後にICウェハー1の能動面1Aを洗浄する必要がなくなる。そのため、バックグランド工程(h)の前にフラックス6の洗浄を行うことができ、フラックス洗浄時にICウェハー1に作用する負荷や、フラックス洗浄時に付与される超音波などによって、薄肉に研削されたICウェハー1が割れる等の不都合を防止することができる。

【0027】

(i)は、バックグランド用テープ剥離工程で、バックグランド用テープ3にUV照射してバックグランド用テープ3をICウェハー1から剥離する。

また、この工程で、シール部材20をICウェハー1から剥離するようにしてもよい。上記した(a)～(i)の工程を経て、次の検査工程(j)に送られる。以上により、半導体装置の製造工程は終了する。

【0028】

このように、本発明によれば、従来の方法では加工できなかった厚さ(100 μ m程度)までICウェハー1を研削することができ、きわめて薄肉の半導体装置を製造することができる。

また、従来と同程度の厚さにICウェハーを研削する場合においては、研削時又は研削後の各工程におけるICウェハーの割れ歩留まりを向上させることができる。

【0029】

〔シール部材の供給装置の説明〕

次に、図3及び図4を参照しながら、上記の製造方法で使用されるシール部材の供給装置の一実施形態について説明する。

シール部材のICウェハーへの供給は、以下に説明するシール部材の供給装置を用いて、自動で行うことができる。

図3は、上記のシール部材をICウェハーに自動供給するための供給装置の一例にかかり、その斜視図である。

供給装置30は、図示しないロボットハンド等の搬送装置に取り付けられる本体31と、この本体31の一面側のほぼ中央に凹設されたシール部材の収容部32と、この収容部32の底部の周縁に沿って形成された複数のエア流通孔33と、本体31の側面に取り付けられ、エア流通孔33と連通する吸気管34及び送気管35とを有している。

【0030】

エア流通孔33は、シール部材20の全体を吸着して保持することができるように、前記底部の周縁の全周にわたって均等間隔で複数形成するのがよく、かつ、シール部材20を吸着・保持したときにエア漏れが無いように、シール部材20の幅よりも小さい孔径とするのが好ましい。

吸気管34及び送気管35は、図示しない切替弁に接続されていて、この切替弁の切り替え動作によって、エア流通孔33に吸引用のエアを供給し、又は吹き出し用のエアを供給することができるようになっている。そして、エア流通孔33に吸引用のエアを供給することで、シール部材20が収容部32の底部に吸着されて保持される。また、前記切替弁を切り替えてエア流通孔33に吹き出し用のエアを供給することで、シール部材20の保持が解除され、シール部材20が供給装置30からICウェハー1に受け渡される。

【0031】

図4は、上記の供給装置30を用いたシール部材20の供給過程の一例を説明する概略図である。

図4 (a) に示すように、台紙21上にシール部材20を軽く貼り付けた状態で準備し、その真上に、供給装置30を位置決めする。

図4 (b) に示すように、供給装置30を下降させ、収納部32内にシール部材20を収容する。そして、ブロワー等の図示しないエア供給装置を駆動させて、エア流通孔33からエアを吸引させ、シール部材20を供給装置30に吸着させる。

【0032】

図4 (c) に示すように、供給装置30を上昇させて、シール部材20を台紙21から剥離させる。エア流通孔33からの吸引エアの圧力を、台紙21に対するシール部材20の貼着力よりも強くすることで、供給装置30の上昇動作にともなって、シール部材20が台紙21から剥離する。

図4 (d) に示すように、供給装置30を図示しない半導体製造装置のICウェハー1の真上位置まで移動させて位置決めする。

図4 (e) に示すように、供給装置30を下降させて収納部32内に吸着・保持したシール部材20をICウェハー1の能動面に貼り付ける。

この後、図示しない切替弁を切り替えて、エア流通孔33からエアを吹き出させながら、図4 (f) に示すように、供給装置30を上昇させる。これにより、ICウェハー1にシール部材20が受け渡される。

【0033】

本発明の好適な実施形態について説明したが、本発明は上記の実施形態により何ら限定されるものではない。

例えば、上記の説明では、ICウェハーの周縁部分に樹脂フィルムから形成したシール部材を貼り付けるものとして説明したが、バックグランド用テープと同一の材質を周縁部分に塗布し、紫外線照射により硬化させて支持部材を形成するようにしてもよい。

また、シール部材20の供給装置30は、切替弁を切り替えることによってエア流通孔33からエアを吹き出させ、これによって、シール部材20をICウェハー1に受け渡すものとして説明したが、シール部材20をICウェハー1に貼着させたときの貼着力に対して、シール部材20を吸引・保持するための吸引エアの圧力を十分に小さくすることで、エアの吹き出しを行うことなく、シール部材20をICウェハー1に受け渡すことが可能になる。

【0034】

【発明の効果】

本発明は上記のように構成されているので、バックグランド工程でICウェハーの非能動面を研削する場合に、ICウェハーの肉厚を一定以下になるまで研削しても、ICウェハーに割れ等を生じさせることがなく、従来に比してきわめて薄肉で高品質の半導体装置を得ることができる。

【図面の簡単な説明】

【図1】本発明の半導体装置の製造方法の一実施形態にかかり、その工程を説明するフロー図及びその主要工程におけるICウェハーの状態を示す図である。

【図2】図2 (a) は、シール部材の形状を説明する斜視図、図2 (b) は、シール部材の肉厚を説明する部分拡大断面図である。

【図3】シール部材をICウェハーに自動供給するための供給装置の一例にかかり、その斜視図である。

【図4】図3の供給装置によるシール部材の供給過程の一例を説明する図である。

【図5】本発明の従来例にかかり、メッキバンプ法による半導体装置の製造方法を概略的に説明するフロー図及びその主要工程におけるICウェハーの状態を示す図である。

【符号の説明】

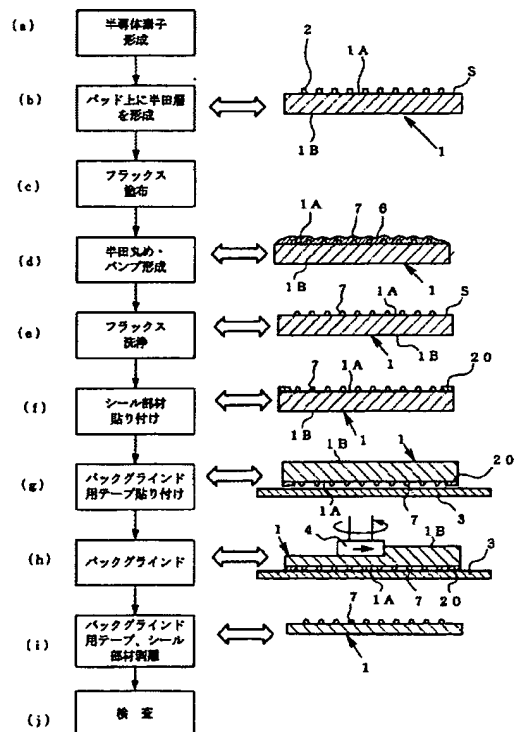
- 1 ICウェハー
- 2 半田層
- 3 バックグランド用テープ
- 6 フラックス

7 パンプ

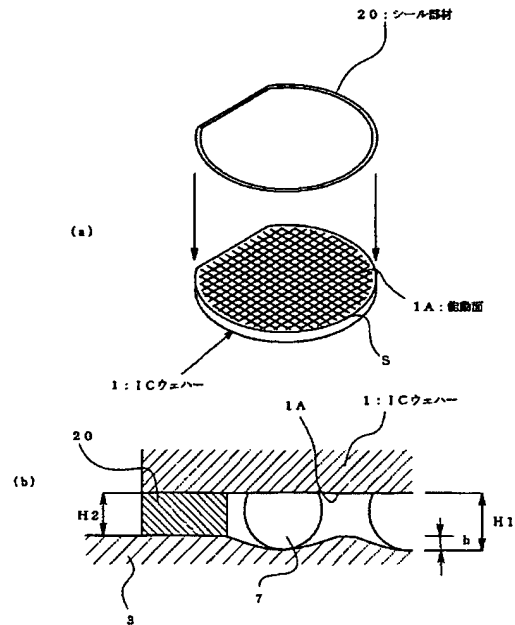
20 シール部材(支持部材)

30 シール部材の供給装置

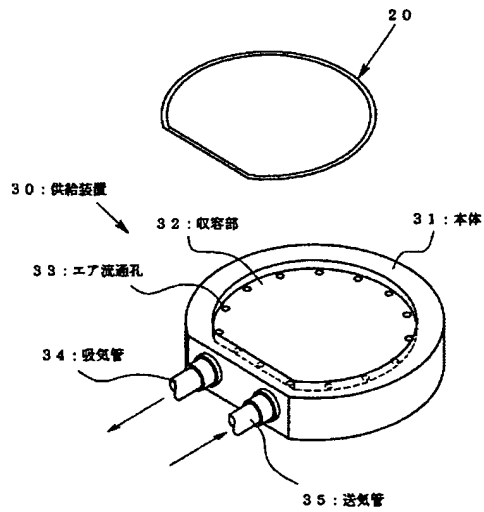
【図1】



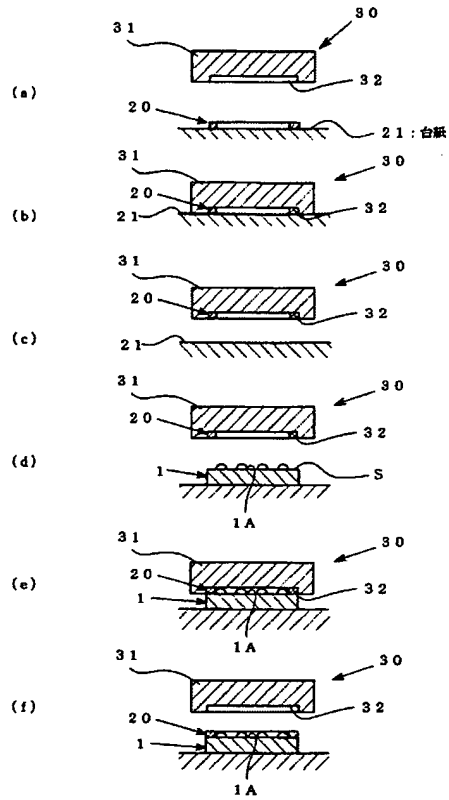
【図2】



【図3】



【図4】



【図5】

